

N480D jest wszechstronnym regulatorem PID, który posiada wejście uniwersalne i szereg wyjść w tym SSR, przekaźniki lub (4 ÷ 20) mA. Posiada dwa wyświetlacze wartości mierzonej i zadanej, złącze USB do konfiguracji i szczelną obudowę IP65. Regulator wykonuje szereg funkcji kontrolno-pomiarowych w tym funkcje czasowe, program grzania, funkcja rampy i wygrzewania lub 8 funkcji alarmowych.



## Dane techniczne

### Charakterystyka

- regulacja PID; ON/OFF
- podwójny wyświetlacz LED 4 cyfry
- autotuning
- ustawiany offset dla czujnika
- programowane wejście
- 3 programowane wyjścia sterujące/alarmowe
- funkcja grzania - rampa i wygrzewanie w określonym czasie
- funkcja grzania - ramping: 1x9 segmentów
- detekcja uszkodzenia czujnika
- 4-ro poziomowa blokada dostępu
- proste menu konfiguracyjne
- panel czołowy IP65
- złącze USB do konfiguracji
- 15 bitowy przetwornik analogowo-cyfrowy

### Wejście

- TC: J, K, T, E, N, R, S, B
- RTD: Pt100

### Dokładność

- ±0,25% ±1 °C: dla J, K, T, E
- ±0,25% ±3 °C: dla N, R, S, B
- ±0,2% zakresu: dla Pt100

### Wyjście I (A)

- przekaźnik: NO 1,5 A/240 V AC

### Wyjście II (B)

- SSR: 12 V/20 mA max.

### Wyjście III (C)

- przekaźnik: NO 1,5 A/240 V AC

### Wyjście IV (D)

- przekaźnik: SPDT 3 A/250 V AC
- prądowe: (0 ÷ 20) mA lub (4 ÷ 20) mA, izolowane

### Zasilanie

- (100 ÷ 240) V AC/DC (±10%)
- (12 ÷ 24) V AC/DC
- 6 VA

### Warunki pracy

- temperatura: (5 ÷ 50) °C
- wilgotność dla  $T \geq 30$  °C  $RH_{max} = 80\%$
- $T < 30$  °C  $RH_{max} = [80 - (30 - T) * 3]\%$

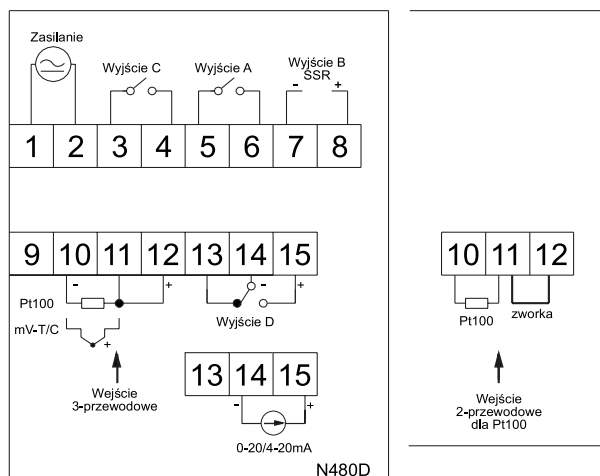
### Wymiary [mm]

48x48x110; otwór: 45,5x45,5

### Funkcje dodatkowe

- wyjście sterujące: (0 ÷ 20) mA lub (4 ÷ 20) mA

## SCHEMAT POŁĄCZEŃ



**Kod wyrobu**

1	<input type="text"/>	<b>Zasilanie</b>	
		4	(100 ÷ 240) V AC/DC
		5	(12 ÷ 24) AC/DC
2	<input type="text"/>	<b>Wyjście IV</b>	
		2	2 przekaźniki - (wy: A, B, D) (standard)
		3	3 przekaźnik - (wy: A, B, C, D) (opcja)
		4	wyjście 0/(4 ÷ 20) mA - ( wy: A, B, D) (opcja)

1      2

LIM 480D -  -

**Przykład zamówienia:**

**Regulator LIM N480D-4-2**